

PAT-NO: JP02004047827A
DOCUMENT-IDENTIFIER: JP 2004047827 A
TITLE: METHOD FOR MANUFACTURING PRINTED CIRCUIT BOARD
PUBN-DATE: February 12, 2004

INVENTOR-INFORMATION:

NAME	COUNTRY
KIDA, TETSUO	N/A
SAMUEL, KENNETH REEM	N/A

ASSIGNEE-INFORMATION:

NAME	COUNTRY
MEC KK	N/A
SAMUEL KENNETH REEM	N/A

APPL-NO: JP2002204771

APPL-DATE: July 12, 2002

INT-CL (IPC): H05K003/26

ABSTRACT:

PROBLEM TO BE SOLVED: To attain appropriate soldering at a low cost without giving an unfavorable influence to the environment by adopting an electrolytic water for the pretreatment of a part to be soldered.

SOLUTION: Acidic water and an alkaline water that are obtained by electrolyzing water are separately used to clean a land (3) exposed in a copper circuit of a printed circuit board (1) with acidic electrolytic water of pH 5 or less for the removal of oxides, and then the printed circuit board (1) is treated by alkaline electrolytic water of pH 9 or higher to give a rust prevention property thereto by removing a contamination and a copper oxide on a copper surface forming the land. Thus, an active copper surface that

is clean
and solderable, namely, where solder can be wetted well, can be
obtained.
Then, an electronic part is soldered to the active copper surface.

COPYRIGHT: (C) 2004, JPO

(19) 日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2004-47827

(P2004-47827A)

(43) 公開日 平成16年2月12日 (2004.2.12)

(51) Int. Cl.⁷
H05K 3/26F1
H05K 3/26

A

テーマコード (参考)
5E343

審査請求 有 請求項の数 1 O L (全 7 頁)

(21) 出願番号 特願2002-204771 (P2002-204771)
(22) 出願日 平成14年7月12日 (2002.7.12)(71) 出願人 000114488
メック株式会社
兵庫県尼崎市東初島町1番地
(71) 出願人 502252448
サミュエル ケネス リーム
アメリカ合衆国、95014 カリフォル
ニア州、カパーティノ、ランディー レー
ン 10726
(74) 代理人 110000040
特許業務法人池内・佐藤アンドパートナ
ーズ
(72) 発明者 木田 哲郎
兵庫県尼崎市東初島町1番地 メック株式
会社内

最終頁に続く

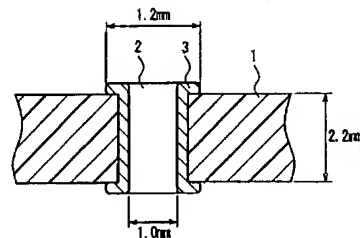
(54) 【発明の名称】 プリント回路板の製造方法

(57) 【要約】

【課題】 電解水を用いてはんだ付けの必要な部分を前処理することにより、良好なはんだ付けをコスト易く、かつ環境に悪影響を与えずに提供する。

【解決手段】 水を電気分解することにより得られる酸性水とアルカリ性水と別々に使用して、プリント回路板 (1) の銅回路の露出部であるランド (3) を、まず pH 5 以下の酸性電解水で洗浄処理して酸化物を除去し、その後、pH 9 以上のアルカリ性電解水で処理して防錆性を付与することにより、ランドを構成する銅表面の汚れおよび酸化銅を除去し、清浄ではんだ付け性のよい、すなわち、はんだがよく濡れる活性な銅表面を得ることができる。その後、この活性な銅表面に電子部品をはんだ付けする。

【選択図】 図1



【特許請求の範囲】

【請求項1】

プリント回路板の銅回路の露出部であるランドを、まず pH 5 以下の酸性電解水で洗浄処理して酸化物を除去し、その後 pH 9 以上のアルカリ性電解水で処理して防錆性を付与した後、電子部品をはんだ付けすることを特徴とするプリント回路板の製造方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、プリント回路板の銅回路の露出部（ランド）に電子部品をはんだ付けする前に、銅表面の汚れおよび酸化銅を除去し、清浄ではんだ付け性のよい、すなわち、はんだがよく濡れる活性な銅表面を得る方法に関する。

【0002】

【従来の技術】

従来から、プリント回路板のランドのはんだ付け性を維持するため、すなわち酸化や汚れから保護するため、下記に示す処理方法が行われている。

（1）ホットエアレベリング法

この方法は、ランドをはんだ（スズ鉛合金）で被覆する方法である。より具体的には、プリント回路板を、加熱して溶融させたはんだ浴中に浸漬したのち引き上げ、余剰のはんだを熱風で吹き飛ばしてランドをはんだで薄く覆う方法である。

（2）ロジン系プリフレックス法

この方法は、ランドをロジン系の樹脂で被覆する方法である。すなわち、プリント回路板に、溶剤に溶解させたロジン系樹脂をロールコートで塗布し、乾燥させ、ランドをロジン系の樹脂で被覆する方法である（特開平5-186713号公報）。

（3）ベンゾイミダゾール系プリフラックス法

この方法は、ランドをベンゾイミダゾールなどのイミダゾール系化合物で被覆する方法である。すなわち、プリント回路板を、ベンゾイミダゾール系化合物の水溶液中に浸漬したのち、乾燥させてランド表面にベンゾイミダゾール系化合物の被膜を形成する方法である（特許第2923596号明細書）。

（4）ニッケル／金めっき法

この方法は、ランドをニッケルめっき、金めっきの2層で被覆する方法である。すなわち、ランドに、電解または無電解で、ニッケルめっきし、ついで金めっきする方法である。

【0003】

【発明が解決しようとする課題】

しかし、前記従来法（1）のホットエアレベリング法は、被覆されるはんだの厚さを均一にすることが難しいという問題があった。また、前記従来法（2）のロジン系プリフレックス法は、有機溶剤を使用するため、危険性と有害性が伴うという問題があった。また、前記従来法（3）のベンゾイミダゾール系プリフラックス法は、ベンゾイミダゾール系化合物の被膜は耐熱性が不十分であり、高温のリフローはんだ付けを行なった場合に変質してはんだ付け性が低下するという問題があった。また、前記従来法（4）のニッケル／金めっき法は、ブラックパッドと呼ばれるニッケル腐蝕が生じやすいという問題や、作業工程数が多く、かつ材料コストが高いという問題があった。

【0004】

【課題を解決するための手段】

前記従来法の問題は、いずれもランドに形成された保護被膜に起因する問題である。

【0005】

そこで、本発明者らは、ランドに保護被膜を形成せずにはんだ付け性を付与する方法について、検討を重ねた結果、本発明を見出した。

【0006】

すなわち、本発明のプリント回路板の製造方法は、プリント回路板の銅回路の露出部であるランドを、まず pH 5 以下の酸性電解水で洗浄処理して酸化物を除去し、その後 pH 9

以上のアルカリ性電解水で処理して防錆性を付与した後、電子部品をはんだ付けすることを特徴とする。

【0007】

本発明の方法は、プリント配線板に電子部品のはんだ付けを複数回行なう場合であっても、はんだ付けごとにその前に銅表面を清浄化できるので、保護被膜の劣化などの保護被膜に起因する問題が生じない。

【0008】

また、腐蝕性が強くて電子部品や電子部品搭載装置などに悪影響を及ぼすマイクロエッチング剤のような処理剤を使用しないため、プリント配線板に電子部品をはんだ付けする実装工場内で実施することができる。さらに、特殊な排水処理設備を必要としない。

10

【0009】

【発明の実施の形態】

本発明で使用する電解水は、水を直流電源からの電流を用いて電気分解することにより、陰極付近に発生する酸性水と陽極付近に発生するアルカリ性水をそれぞれ別々に取り出すことにより得ることができる。得られた酸性水とアルカリ性水を別々に使用して、プリント回路板の銅回路の露出部であるランドを、まず pH 5 以下の酸性電解水で洗浄処理して酸化物を除去し、その後 pH 9 以上のアルカリ性電解水で処理して防錆性を付与する。前記少なくとも2つの処理により、ランドを構成する銅表面の汚れおよび酸化銅が除去され、清浄ではんだ付け性のよい、すなわち、はんだがよく濡れる活性な銅表面を得ることができる。前記活性な銅表面に電子部品をはんだ付けする。

20

【0010】

また、前記アルカリ性水には防錆作用とともに脱脂作用もあるので、パッドに油脂などが付着している場合には、パッドを酸性水で処理する前にアルカリ性水で処理して油脂などを除去してもよい。すなわち、パッドをアルカリ性水、酸性水、アルカリ性水の順に処理してもよい。

【0011】

前記酸性電解水の pH は 4 以下が好ましく、さらに好ましい pH は 3 以下である。

【0012】

また、前記アルカリ性電解水の pH は 10 以上が好ましく、さらに好ましい pH は 11 以上である。

30

【0013】

前記において、酸性水の pH が 5 を超えると洗浄効果およびはんだ性が低下して好ましくない。また、アルカリ性の pH は 9 未満では防錆効果およびはんだ性が低下して好ましくない。

【0014】

また、前記酸性またはアルカリ性の電解水による処理は、スプレーによる噴射および浸漬から選ばれる少なくとも一つであることが好ましい。

【0015】

なお、本発明方法で使用した酸性水およびアルカリ性水は、混合すると中性の水になるので、使用後の廃水処理は容易となる。すなわち、中和のための薬剤を用いることなく処理できる。

40

【0016】

次に図 1 は本発明方法で使用するランドの一例であるスルーホールの断面図である。例えばガラスエポキシ基板（ガラス繊維織物にエポキシ樹脂を含浸させたプリント回路板用絶縁基板）1 に貫通孔 2 が開けられ、その周囲に銅めっき 3 が形成されている。前記銅めっき 3 の表面を処理するのである。本発明方法に使用できる銅ランドの他の例としては、例えば表面実装用のパッド等を挙げることができる。

【0017】

【実施例】

以下実施例を用いてさらに具体的に説明する。

50

【0018】

(実施例1)

ジブコム(株)社製の水電解装置“ESPAX4000”を用いて水を電気分解し、pHが約2.8の酸性水と、pHが約11.5のアルカリ性水をそれぞれ製造した。

(はんだ広がり試験)

はんだ広がり試験基板(プリント回路板用両面銅張積層板)を表1に示す条件で劣化させた後、前記酸性水を30℃で20秒間スプレーして洗浄し、次いで、得られた基板を50℃の前記アルカリ性水に60秒間浸漬した。

【0019】

前記処理された基板の銅面に、ポストフラックス(千住金属工業(株)製の商品名“SR-12”)を塗布し、直径0.76mmのスズ鉛共晶はんだボールを置き、リフロー炉に入れて220℃以上240℃以下の温度で、74秒間の条件で加熱し、はんだボールを熔融させた。次に、広がったはんだの面積を測定した結果を表1に示す。

(はんだあがり試験)

はんだあがり試験基板(図1に示すような内径1mmの銅めっきスルーホール160個を設けた厚さ2.2mmのガラスエポキシ基板(ガラス繊維織物にエポキシ樹脂を含浸させたプリント回路板用絶縁基板))を表1に示す条件で劣化させた後、前記酸性水を30℃で20秒間スプレーし、次いで、得られた基板を50℃の前記アルカリ性水に60秒間浸漬した。

【0020】

前記処理された基板に、前記ポストフラックスを塗布し、スズ鉛共晶はんだの260℃の静止浴上に10秒間浮かべてはんだをスルーホールに充填させたのち引き上げ、はんだが充填されたスルーホールの割合を調べた。結果を表1に示す。

【0021】

(比較例1)

(はんだ広がり試験)

前記はんだ広がり試験基板の銅面に厚さ5μmの無電解ニッケルをした後、厚さ0.5μmの置換金めっきをした。

【0022】

得られた基板を表1に示す条件で劣化させた後、前記ポストフラックスを塗布し、直径0.76mmのスズ鉛共晶はんだボール置き、リフロー炉に入れて240℃以下、220℃以上74秒間の条件で加熱し、はんだボールを熔融させた。次に、広がったはんだの面積を測定した。結果を表1に示す。

(はんだあがり試験)

前記はんだあがり試験用基板のスルーホールに厚さ5μmの無電解ニッケルをした後、厚さ0.5μmの置換金めっきをした。

【0023】

得られた基板を表1に示す条件で劣化させた後、前記ポストフラックスを塗布し、スズ鉛共晶はんだの260℃の静止浴上に10秒間浮かべたのち引き上げ、はんだが充填されたスルーホールの割合を調べた。結果を表1に示す。

【0024】

(比較例2)

(はんだ広がり試験)

前記はんだ広がり試験基板の銅面に、メック(株)製のCL-50を用いてイミダゾール系化合物の被膜を形成した。

【0025】

得られた基板を表1に示す条件で劣化させた後、前記ポストフラックスを塗布し、直径0.76mmのスズ鉛共晶はんだボール置き、リフロー炉に入れて240℃以下、220℃以上74秒間の条件で加熱し、はんだボールを熔融させた。次に、広がったはんだの面積を測定した。結果を表1に示す。

(はんだあがり試験)

はんだあがり試験用基板のスルーホールに前記と同様にベンゾイミダゾール系化合物の被膜を形成した。

【0026】

得られた基板を表1に示す条件で劣化させた後、前記ポストフラックスを塗布し、スズ鉛共晶はんだの260℃の静止浴上に10秒間浮かべたのち引上げ、はんだが充填されたスルーホールの割合を調べた。結果を表1に示す。

【0027】

【表1】

実施例 比較例 番号	基板の劣化なし		85℃・85RHにて24時間放置した後、リフロー炉3回通し*		85℃・85RHにて48時間放置した後、リフロー炉3回通し*	
	はんだ広がり (m ²)	はんだあがり (%)	はんだ広がり (m ²)	はんだあがり (%)	はんだ広がり (m ²)	はんだあがり (%)
実施例1	4.31	100	4.16	99.4	4.42	99.2
比較例1	13.86	100	8.26	100	11.78	99.6
比較例2	5.83	99.4	2.77	97.8	1.43	58.6

(備考) *リフロー炉を通す際の条件は、220℃以上240℃以下、74秒間

【0028】

以上のとおり、はんだ広がりについては、ベンゾイミダゾール系プリフラックス（比較例2）を超える良好な結果が得られた、はんだあがりについては、ニッケル／金めっき（比較例1）とほぼ同程度の良好な結果が得られた。また、本発明の実施例は比較例1のようにニッケル／金めっきをしないので、材料および作業コストを安価にすることができた。

【0029】

【発明の効果】

以上説明したとおり、本発明方法は、水を電気分解することにより得られる酸性水とアルカリ性水と別々に使用して、プリント回路板の銅回路の露出部であるランドを、まずpH5以下の酸性電解水で洗浄処理して酸化物を除去し、その後pH9以上のアルカリ性電解水で処理して防錆性を付与することにより、ランドを構成する銅表面の汚れおよび酸化銅を除去し、清浄ではんだ付け性のよい、すなわち、はんだがよく濡れる活性な銅表面を得ることができる。その後、この活性な銅表面に電子部品をはんだ付けする。これにより、良好なはんだ付けがコスト易く、かつ環境に悪影響を与えずに実現できる。

【図面の簡単な説明】

【図1】本発明の一実施例におけるプリント基板表面ランドの断面図である。

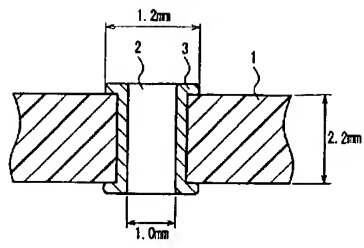
【符号の説明】

- 1 ガラスエポキシ基板
- 2 貫通孔
- 3 銅めっき

(6)

JP 2004-47827 A 2004.2.12

【図 1】



フロントページの続き

(72)発明者 サミュエル ケネス リーム

アメリカ合衆国、95014 カリフォルニア州、カパーティノ、ランディー レーン 1072
6

Fターム(参考) 5E343 AA17 BB24 CC33 CC43 EE02 EE52 GG18